3.3.4 – Lógica reconfigurável

* Promove uma alternativa à ASICs e processadores muito lentos.
* Pode ser tão rápido quanto ASICS, mas mais flexível.
* Áreas:
  + Prototipação rápida. Pode-se desenvolver um sistema sem muitas preocupações apenas para testar as principais funcionalidades do sistema.
  + Mercados de baixo volume.
  + Sistemas de tempo real.
* O sistema é geralmente desenvolvido em RAM.
* FPGAs foram feitos para serem programados depois da fabricação.
* Contém multiplexadores e memórias que guardam a lógica necessária.
* Hardcores processores: área especial que implementa um processador do jeito “hard” com portas lógicas e transistores.
* Softcore: Modelos sintetizáveis que são colocados nos FPGAs. Menos eficientes que hardcores.